



高速CAN/双LIN核心系统基础芯片

UJA1078ATW

Last Updated: Aug 4, 2023

UJA1078A核心系统系统基础芯片(SBC)使用高速控制器区域网络(CAN)和两个本地互连网络(LIN)接口取代电子控制单元(ECU)中常见的基础分离组件。

UJA1078A支持用于通过使用高速CAN作为主网络接口而LIN接口作为本地辅助总线进行电源和传感器外设控制的网络应用。

核心SBC包含下列集成器件：

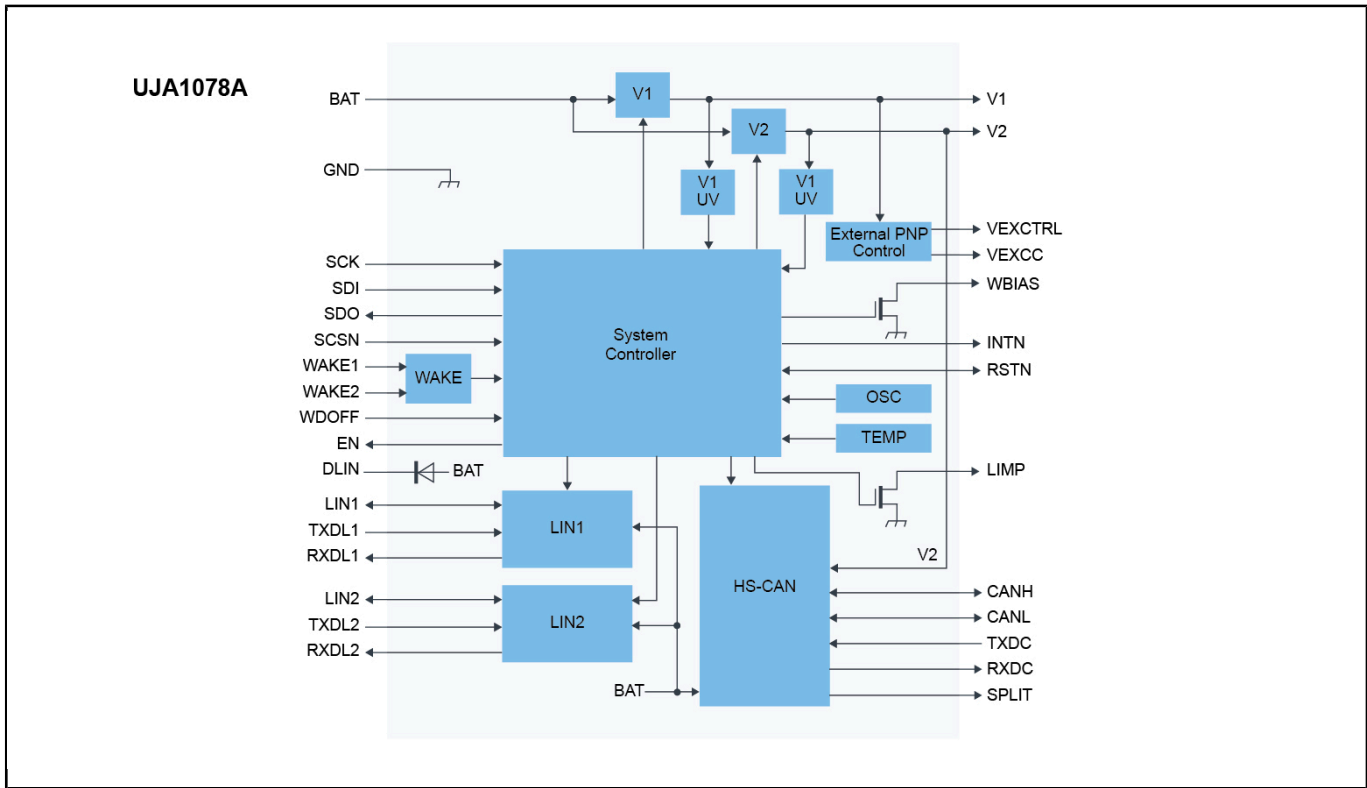
- 高速CAN收发器，可互操作且向下兼容CAN收发器TJA1042以及兼容ISO 11898-2标准和ISO 11898-5标准
- 符合LIN 2.1、LIN 2.0和SAE J2602以及兼容LIN 1.3的LIN收发器
- 先进的独立看门狗（UJA1078A/xx/WD版本）
- 为微控制器供电的250 mA电压调节器；可通过外部PNP晶体管扩展以提升电流能力和耗散分布
- 为板载CAN收发器供电的独立电压调节器
- 串行外设接口(SPI)（全双工）
- 2个本地唤醒输入端口
- 跛行回家输出端口

除在单个封装中集成这些共用ECU功能所获得的优势外，核心SBC还提供系统特定功能的智能组合，如：

- 先进的低功率概念
- 安全且受控的系统启动性能
- 系统和子系统层面的详细状态报告

UJA1078A主要为配合采用CAN控制器的微控制器使用而设计。SBC确保微控制器始终以受控方式启动。

UJA1078ATW Block Diagram Block Diagram



View additional information for [高速CAN/双LIN核心系统基础芯片](#).

Note: The information on this document is subject to change without notice.

www.nxp.com

NXP and the NXP logo are trademarks of NXP B.V. All other product or service names are the property of their respective owners. The related technology may be protected by any or all of patents, copyrights, designs and trade secrets. All rights reserved. © 2024 NXP B.V.