



3.3 V/5.0 V的双通道通用异步接收器/发送器(DUART)

SC28L92

存档

本页面包含有关样品阶段产品的信息。此处的规格和信息如有更改，恕不另行通知。如需了解其他信息，请联系支持人员或您的销售代表。

Last Updated: Jul 13, 2023

SC28L92在引脚和功能上取代了在3.3 V或5 V电源下工作的SCC2692和SC26C92，并有附加功能和更深的FIFO。其功能配置类似SC26C92。其与SCC2692和SC26C92的不同之处在于：16字符接收器、16字符发送FIFO、每个接收器都有看门狗定时器、增加模式寄存器0、扩展的波特率和总体更快的速度、可编程接收器和发送器中断。（SC26C92和SCC2692均未停产。）

引脚编程允许器件通过Motorola或Intel总线接口工作。如果要求严格遵循SC26C92 FIFO结构，MROA寄存器的第3位允许器件在8字节FIFO模式下工作。

NXP Semiconductors SC28L92两路通用异步接收器/发送器(DUART)是一款单芯片CMOS-LSI通信器件，在单个封装中提供两条全双工异步接收器/发送器通道。能直接连接微处理器，可用于带有调制解调器和DMA接口的轮询或中断驱动系统。

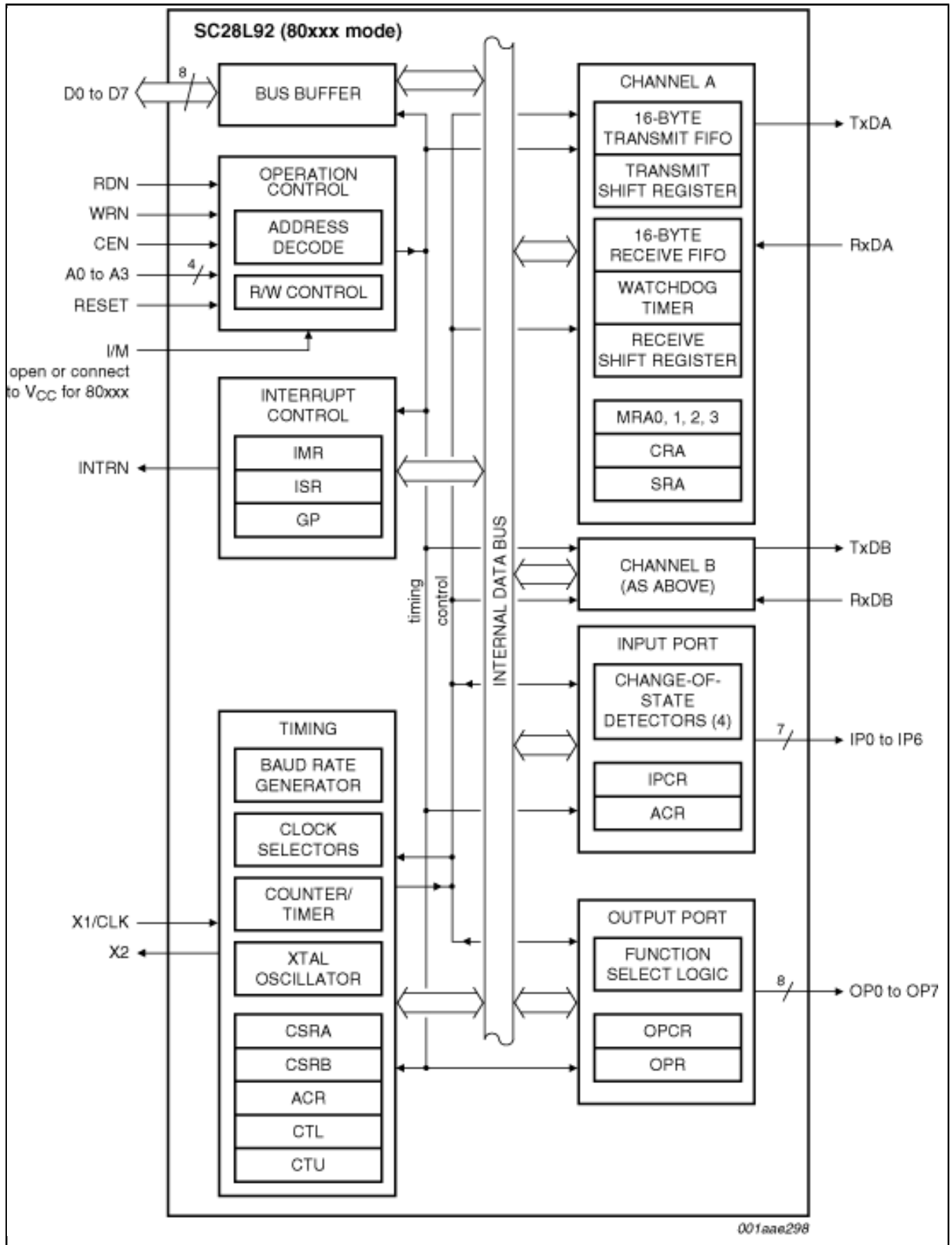
可对各通道的工作模式和数据格式进行单独编程。另外，每个接收器和发送器可将其工作速度选为28个固定波特率之一；源自可编程计数器/定时器的16x时钟或外部1x或16x时钟。可从晶体或从外部时钟输入直接操作波特率生成器以及计数器/定时器。接收器和发送器工作速度的独立编程能力使DUART特别适合双速通道应用，如集群终端系统。

每个接收器和发送器均由8或16字符FIFO缓冲以使接收器超载、发送器欠载的可能性最小化并降低中断驱动系统的中断开销。另外，通过RTS/CTS信号提供流量控制能力以在接收器缓冲器已满时禁用远程发送器。

SC28L92上还提供多用途7位输入端口和多用途8位输出端口。这些可用作通用I/O端口或在程序控制下分配特定的功能（如时钟输入或状态/中断输出）。

SC28L92提供三种封装版本：PLCC44、QFP44和HVQFN48。

SC28L92A1A, SC28L92A1B Block Diagram



View additional information for [3.3 V/5.0 V 的双通道通用异步接收器/发送器\(DUART\)](#).

Note: The information on this document is subject to change without notice.

www.nxp.com

NXP and the NXP logo are trademarks of NXP B.V. All other product or service names are the property of their respective owners. The related technology may be protected by any or all of patents, copyrights, designs and trade secrets. All rights reserved. © 2024 NXP B.V.