



Layerscape® 1043A和1023A处理器

LS1043A

Last Updated: Jul 1, 2024

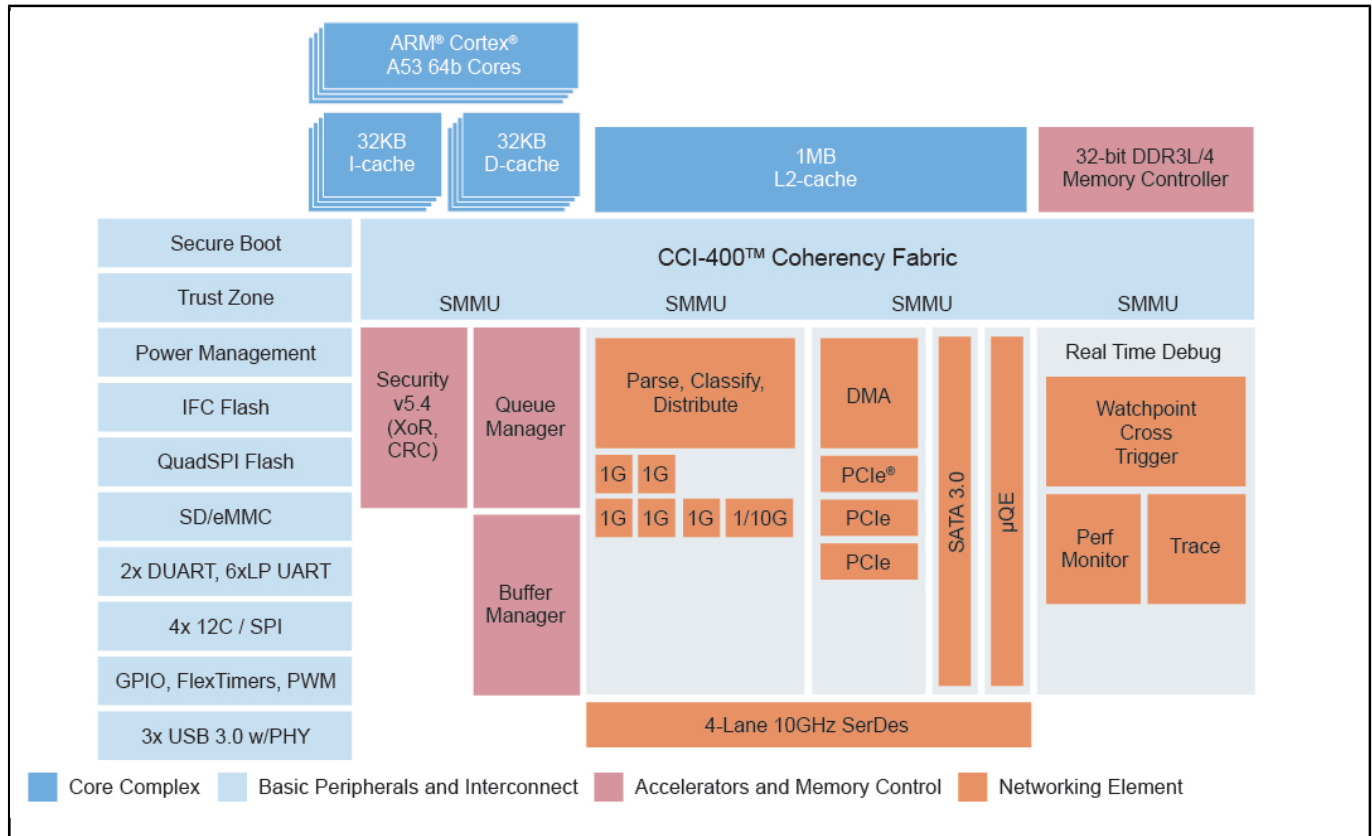
LS1043A处理器是恩智浦推出的第一款面向嵌入式网络的四核64位Arm®处理器。LS1023A（双核版本）和LS1043A（四核版本）可通过支持无风扇设计的灵活I/O封装，提供超过10Gbps的性能。这款SoC是专为小规格网络、工业和汽车应用而打造的解决方案，针对经济型低端PCB优化了物料成本(BOM)，降低了电源成本，采用单时钟设计。

全新0.9V版LS1043A和LS1023A能够为无线LAN和以太网供电系统进一步降低能耗。全新的23x23封装方式，支持引脚兼容设计，可扩展至LS1046A（四核A72处理器）或LS1088A（十核A53处理器）。

LS1043A能够提升双核32位Arm产品的性能，并且延续了QorIQ系列一贯的I/O灵活性，集成了QUICC Engine®，继续提供对HDLC、TDM或Profibus的无缝支持。

Layerscape处理器是恩智浦EdgeVerse™边缘计算平台的一部分。

LS1043A BD Block Diagram



View additional information for [Layerscape® 1043A](#)和[1023A](#)处理器.

Note: The information on this document is subject to change without notice.

www.nxp.com

NXP and the NXP logo are trademarks of NXP B.V. All other product or service names are the property of their respective owners. The related technology may be protected by any or all of patents, copyrights, designs and trade secrets. All rights reserved. © 2024 NXP B.V.