



16位/32位Arm® 微控制器；硬件浮点协处理器、即插即用USB、以及SDRAM存储器接口

LPC3180FEL320

Last Updated: Apr 8, 2022

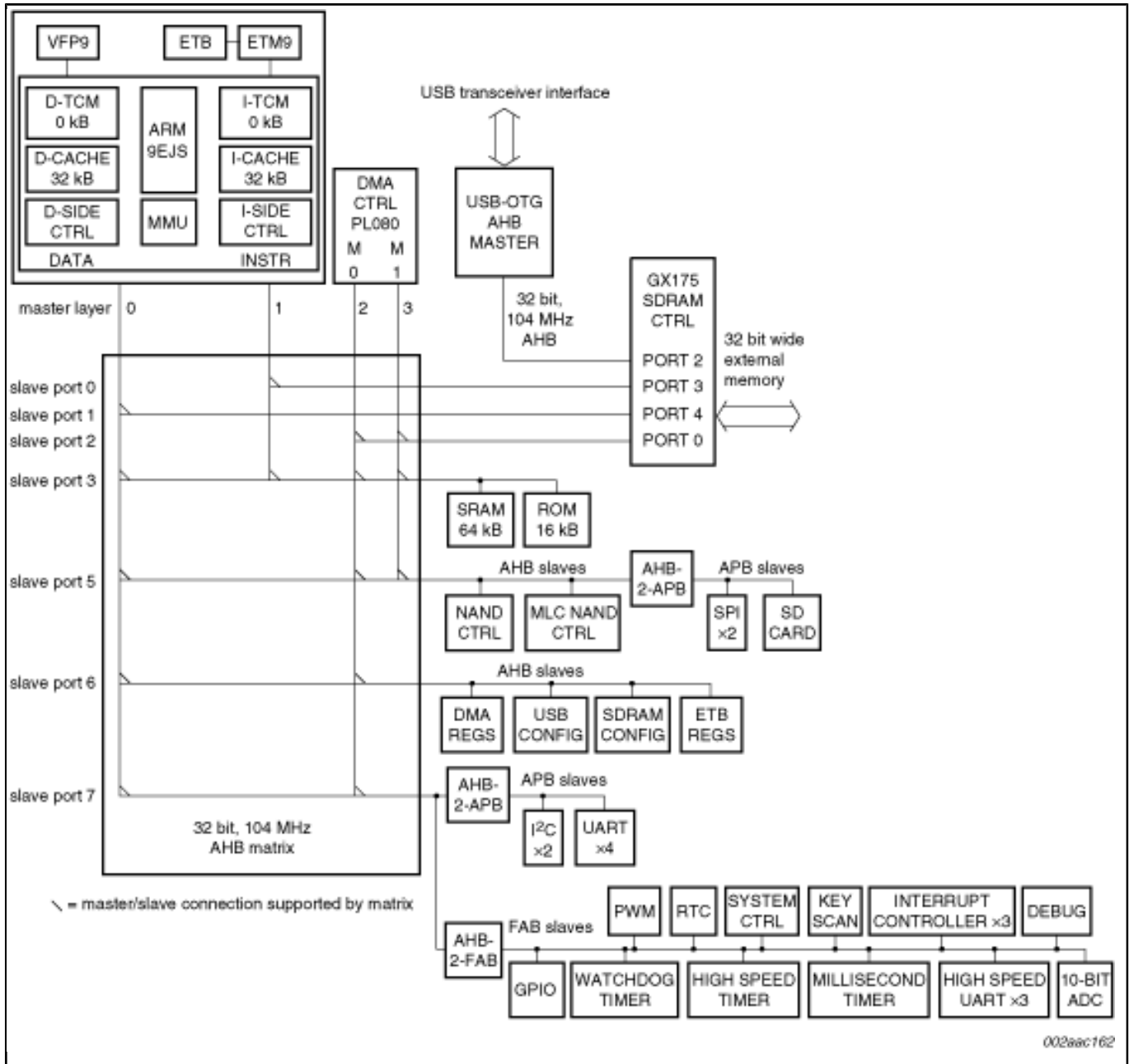
LPC3180是一个ARM9微控制器，适用于同时需要高性能和低功耗的嵌入式应用。为实现这些目标，它结合了恩智浦一流的90 纳米技术、具有一个ARM926EJ-S CPU内核、一个矢量浮点(VFP)协处理器和大型阵列标准外设，包括即插即用USB。

该微控制器可以在大于200 MHz的CPU频率下运行（大约220 MIPS每ARM Inc.）。ARM926EJ-S CPU拥有5级流水线、带32 kB指令和数据独立缓存的Harvard架构，一个需求分页MMU，带单周期MAC的DSP指令扩展，以及Jazelle Java字节码执行硬件。以下显示一个微控制器系统框图。

该微控制器的功耗优化通过处理器和技术开发(固有电源)以及架构方法(管理电源)实现。

LPC3180还带有SDRAM接口，NAND闪存接口，USB 2.0全速接口，7个UART，2个I²C总线接口，2个SPI端口，一个安全数字(SD)接口，一个10位ADC以及很多其它特性。

Block diagram: LPC3180FEL320 Block Diagram



View additional information for [16位/32位Arm® 微控制器](#); [硬件浮点协处理器](#)、[即插即用USB](#)、以及[SDRAM存储器接口](#)。

Note: The information on this document is subject to change without notice.