



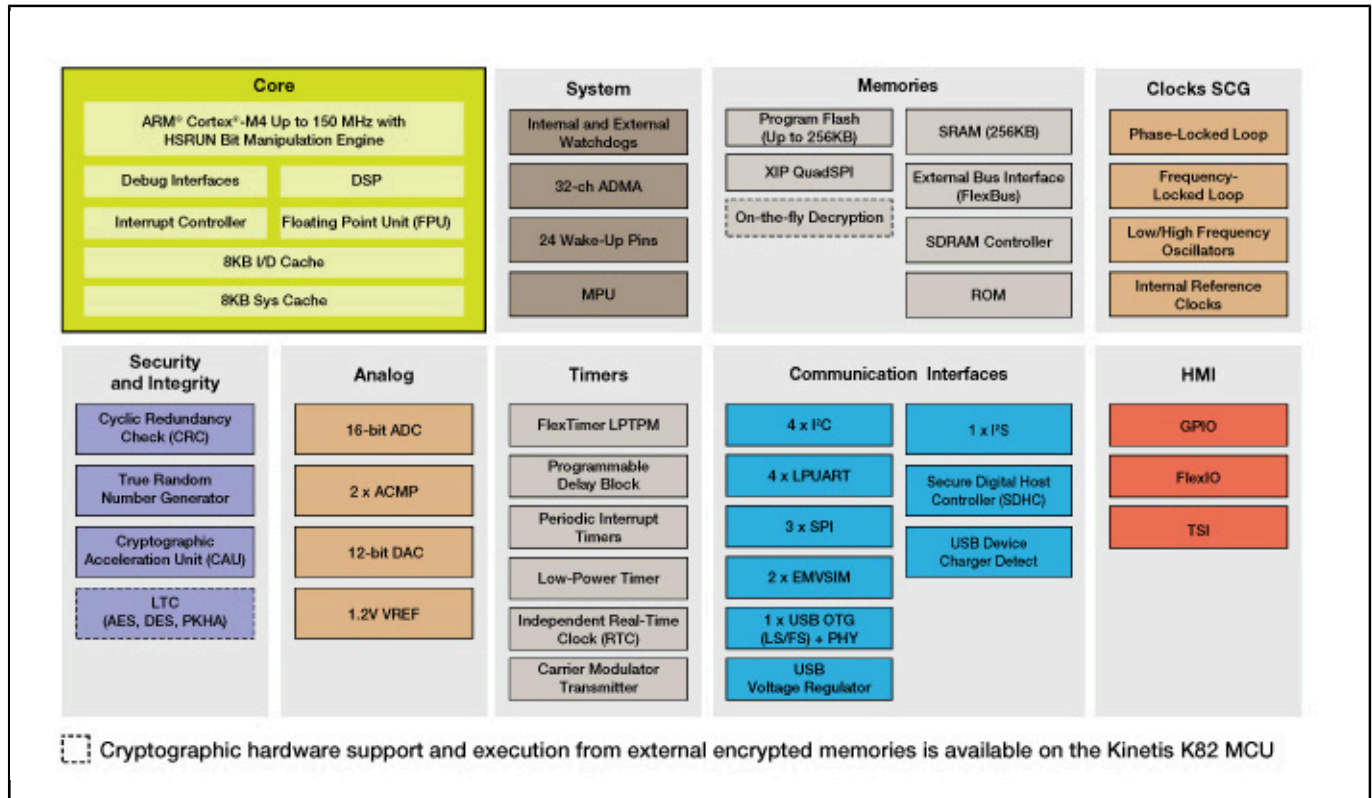
# Kinetis K80-150 MHz 先进安全性和 QuadSPI 微控制器 (MCU)，基于 Arm® Cortex®-M4 内核

## K80\_150

Last Updated: May 28, 2024

Kinetis® K80 MCU 子系列基于 Kinetis MCU 产品组合创建，具有先进的安全功能，包括引导 ROM，可支持加密的固件更新。K80 MCU 子系列包括 QuadSPI 串行闪存接口和面向 IO 引脚子集的独立电压域。QuadSPI 接口支持连接到存储数据或代码的非易失性存储器。借助扩展的存储器资源，开发人员可增加更多功能和特性，提升他们的嵌入式应用。在实现这些进展的同时，也保持了与旧有 Kinetis MCU 产品组合的高兼容性。

# Kinetis K80/K82 MCU Block Diagram Block Diagram



View additional information for [Kinetis K80-150 MHz](#)先进安全性和QuadSPI微控制器 (MCU)，基于Arm® Cortex®-M4内核.

Note: The information on this document is subject to change without notice.

[www.nxp.com](http://www.nxp.com)

NXP and the NXP logo are trademarks of NXP B.V. All other product or service names are the property of their respective owners. The related technology may be protected by any or all of patents, copyrights, designs and trade secrets. All rights reserved. © 2024 NXP B.V.