



Kinetis® K28-150 MHz, 2x USB, 内核电压旁路, 2MB闪存, 基于Arm® Cortex®-M4的1MB SRAM MCU

K28_150

Last Updated: May 28, 2024

Kinetis K28 USB ARM Cortex-M4 MCU的目标应用是需要高处理效率、具有2 MB闪存和1 MB SRAM的超大嵌入式存储器的应用。此微控制器子系列包括:

- 高度集成了两个I2S接口、两个USB控制器(带集成高速PHY的高速和全速控制器)和主流模拟外设
- 可通过32位SDRAM存储控制器和支持芯片内执行(XiP)的四路SPI接口进行扩展
- 使用真正的随机数生成器、循环冗余校验、内存映射加密加速单元启用安全内容

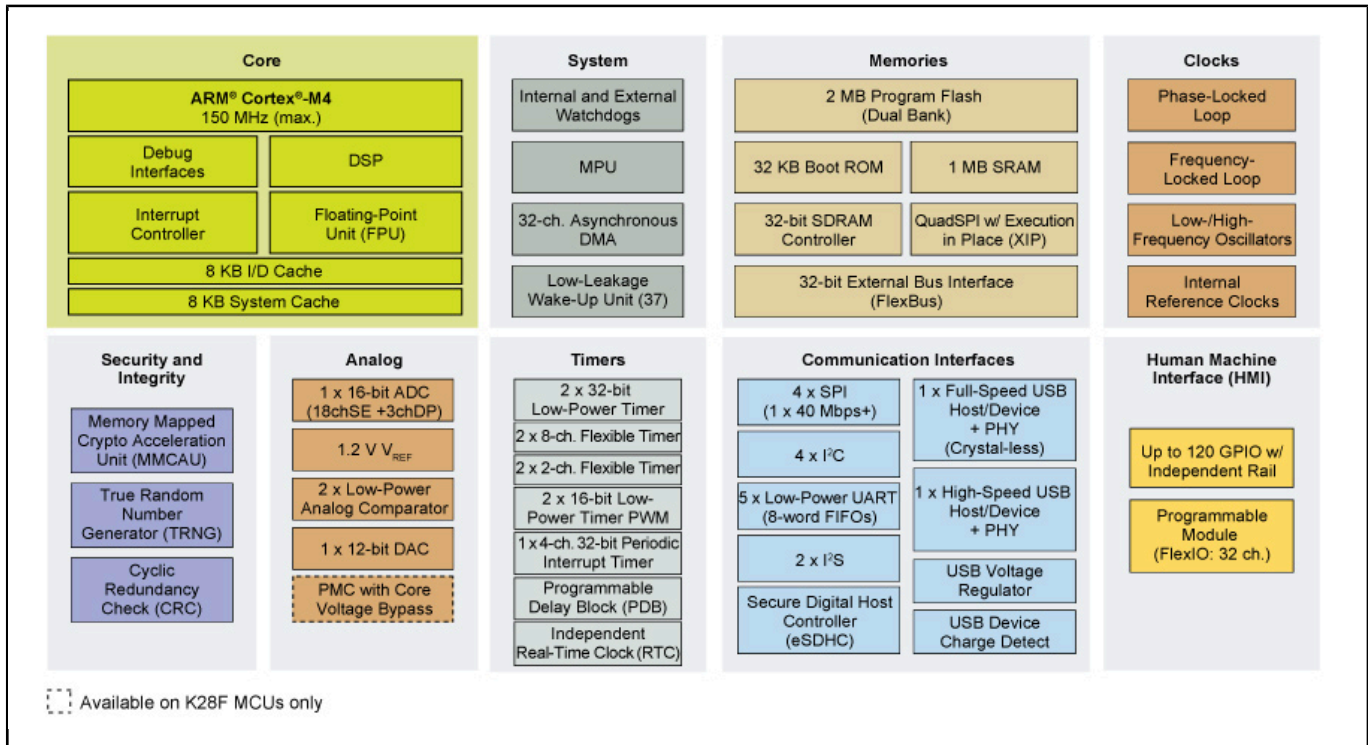
3个输入供电电压轨: (1.2V、1.8V和3V) + 独立的VBAT域

K28实现了支持核心电压旁路的电源管理控制器, 并且可以由外部PMIC供电, 以最大限度地提高整个系统的功效

封装: 169 MAPBGA (9x9mm², 0.65mm间距) 和210 WLCSP (6.9x6.9mm², 0.4 mm间距)

评估/开发平台: FRDM-K28F

Kinetis K27/K28 USB MCUs Block Diagram Block Diagram



View additional information for [Kinetis® K28-150 MHz, 2x USB, 内核电压旁路, 2MB闪存, 基于Arm® Cortex®-M4的1MB SRAM MCU](#).

Note: The information on this document is subject to change without notice.

www.nxp.com

NXP and the NXP logo are trademarks of NXP B.V. All other product or service names are the property of their respective owners. The related technology may be protected by any or all of patents, copyrights, designs and trade secrets. All rights reserved. © 2024 NXP B.V.