



数字信号控制器

DSP56F826

建议不要在新设计中使用该软件

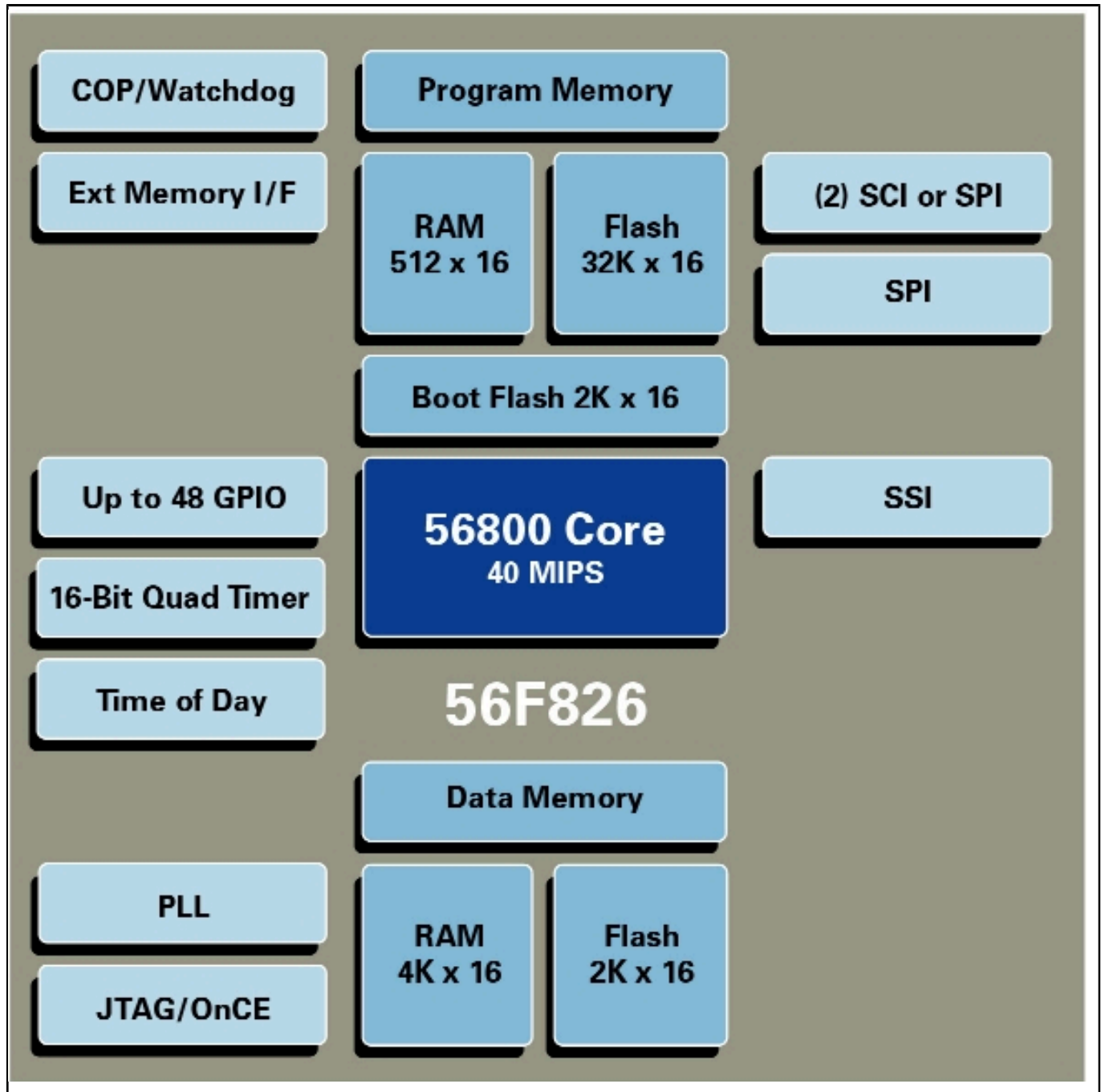
建议不要在新设计中使用本页介绍的产品。

Last Updated: Feb 22, 2023

56F826是基于**56800**内核的数字信号控制器系列的成员，在单一芯片上同时具备数字信号处理器(DSP)处理能力和微控制器功能，并带有一组灵活的外围设备。**56F826**适用于需要高度集成、高性能解决方案的控制、电话及其他各种应用，采用灵活的闪存技术。

56800内核基于哈佛架构，该架构由**3**个并行工作的执行单元组成，每个指令周期可实现**6**次运算。微处理器式编程模型与优化指令集可直接生成有效、紧凑的代码，适用于**DSP**和**MCU**应用。指令集还可以提高**C**语言编译器的效率，有助于加快优化控制应用的开发速度。

DSP56F826 Block Diagram Block Diagram



View additional information for [数字信号控制器](#).

Note: The information on this document is subject to change without notice.

www.nxp.com

NXP and the NXP logo are trademarks of NXP B.V. All other product or service names are the property of their respective owners. The related technology may be protected by any or all of patents, copyrights, designs and trade secrets. All rights reserved. © 2024 NXP B.V.